# Franslated IN

PATENT COOPERATION (REATY

# **PCT**

# INTERNATIONAL PRELIMINARY EXAMINATION REPORT

4

(PCT Article 36 and Rule 70)

Applicant's or agent's file reference Az. 2391	FOR FURTHER ACT		ication of Transmittal of International Examination Report (Form PCT/IPEA/416)
International application No.	International filing date (	day/month/year)	Priority date (day/month/year)
PCT/EP00/03664	22 April 2000 (	22.04.00)	03 May 1999 (03.05.99)
International Patent Classification (IPC) or n H01L 21/265	ational classification and II	PC	
Applicant	STEAG RTP SYST	EMS GMBH	
Authority and is transmitted to the a	applicant according to Artic	le 36.	International Preliminary Examining
This report is also accompa	nied by ANNEXES, i.e., sheasis for this report and/or so 607 of the Administrative	eets of the descrip heets containing r Instructions under	tion, claims and/or drawings which have ectifications made before this Authority
This report contains indications rela	ting to the following items		
Basis of the report	<u>.</u>		
II Priority			
Non catablishman	t of opinion with regard to	novelty, inventive	step and industrial applicability
Look of unity of it		,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,	
Lack of unity of it		regard to novelty	inventive step or industrial applicability;
V Keasoned statement citations and explain	anations supporting such sta	atement	mventive step of maddital approaching,
VI Certain document	s cited		
VII Certain defects in	the international applicatio	n	
VIII Certain observation	ons on the international app	lication	
			/
Date of submission of the demand	D	ate of completion	of this report
30 November 2000 (30		•	August 2001 (14.08.2001)
Name and mailing address of the IPEA/EP	A	uthorized officer	
Facsimile No.	Т	elephone No.	

International application No.

# PCT/EP00/03664

I. Basis of the	e report				
1. This report under Articl	has been drawn of the 14 are referred to	on the basis of in this report	(Replacement shee is "originally filed"	ets which have been furnished to to and are not annexed to the re	he receiving Office in response to an invitation port since they do not contain amendments.):
$\boxtimes$	the international	application a	s originally filed.		
	the description,	pages	1,3-5,7-11	, as originally filed,	
		pages		_, filed with the demand,	
		pages	2,2a,6	_, filed with the letter of _	05 July 2001 (05.07.2001) .
		pages		, filed with the letter of	·
$\boxtimes$	the claims,			, as originally filed,	
		Nos		, as amended under Article	: 19,
		Nos.		, filed with the demand,	
		Nos.	1-25	_ , filed with the letter of _	01 August 2001 (01.08.2001) .
		Nos		, filed with the letter of	
$\boxtimes$	the drawings,	sheets/fig _	1/5 - 5/5	, as originally filed,	
		sheets/fig _		, filed with the demand,	
		sheets/fig _	<del></del>	, filed with the letter of _	,
		sheets/fig _		, filed with the letter of _	· ·
2. The amend	ments have result	ed in the canc	ellation of:		
	the description,	pages			
	the claims,				
	the drawings,	sheets/fig _			
			64 0.4		- since they have been considered
3. La lhis	report has been e beyond the discl	stablished as i osure as filed,	as indicated in the	mendments had not been made ne Supplemental Box (Rule 70)	e, since they have been considered 0.2(c)).
4. Additional	observations, if n	ecessary:			
		•			

International application No. PCT/EP 00/03664

V. Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement

Statement			
Novelty (N)	Claims	1-25	YES
	Claims		NO
Inventive step (IS)	Claims	1-25	YES
	Claims		NO
Industrial applicability (IA)	Claims	1-25	YES
	Claims		NO

Citations and explanations

## I. Claims 1 and 2:

- The conference report by D.F. Downey et al.: "Rapid 1. thermal process requirements for the annealing of ultra-shallow junctions" (D1), which was published in Materials Research Society Symposium Proceedings, Vol. 470, pages 299-311 (1 April 1997), XP002101565, appears to disclose the closest prior art. This document examines the influence of various process gas atmospheres during RTP on the distribution of B and BF2 impurities in silicon wafers (see page 300, third paragraph to page 305, second paragraph, in particular Table 1). According to the conclusion of the present application, it appears that also under these conditions defects in the grid structure of the semiconductor material should be produced and affected by the process gas atmosphere.
- 2. Thus D1 describes a method for producing defects in a grid structure of a semiconductor material during its thermal treatment in which the concentration or distribution of the flaw or defect is controlled in a manner dependent on a process gas atmosphere.
- 3. The conference report by D. F. Downey et al.: "The

# International application No.



PCT/EP 00/03664

effects of small concentrations of oxygen in RTP annealing of low energy Boron, BF2 and Arsenic ion implants" (D2), which was published in Materials Research Society - Symposium Proceedings - Rapid Thermal and Integrated Processing, Vol. 525 (1998), pages 263-271, XP000974859 pertains to the influence of the oxygen content of a nitrogen atmosphere on the impurity distribution in a silicon wafer (see page 263, abstract and second paragraph to page 270, second paragraph, and in particular Table 1).

- In D1, silicon oxide layers are also applied to some 4. of the wafers, whereas in D2 silicon oxide layers form during the RTP process. Therefore a  $Si_xO_vN_z$ oxynitride layer is known for z=0, since Claim 1 does not exclude z=0.
- The subject matter of Claim 1 differs from the 5. content of D1 and D2 in that the thickness of the oxynitride layer is 2 nm at most. The thickness of the silicon oxide layer in D1 is considerably greater at 8 nm, and D2 makes no mention thereof. It is not directly obvious to a person skilled in the art that the layer according to Claim 1 is sufficient for preventing the diffusion of the impurities.
- Consequently, not all of the features of Claim 1 are 6. known from or suggested by D1 or D2, and therefore Claim 1 appears to meet the requirements of PCT Article 33(2) and (3).
- D1 describes that a natural oxide layer is removed 7. before thermal treatment. Further, Claim 2 differs from the disclosure of D1 by the application of a

International application No. PCT/EP 00/03664

Si<sub>3</sub>N<sub>4</sub> layer having a thickness of 4 nm at most.

- 8. D1 and D2 make no mention of a  $Si_3N_4$  layer, but rather only of silicon oxide layers whose thickness in D1 is also considerably greater. The available prior art would not suggest to a person skilled in the art that the nitride layer that forms after the removal of the natural oxide layer is sufficient for preventing the diffusion of the impurities.
- 9. Consequently, Claim 2 likewise appears to meet the requirements of PCT Article 33(2) and (3).

#### II. Claims 3 to 25:

1. Claims 3 to 25 are dependent on one of the two independent Claims 1 and 2, that is, they contain all of the features of one of these claims. Since each of Claims 1 and 2 appears to meet the requirements of PCT Article 33(2) and (3), Claims 3 to 25 also appear to be in line with the requirements of PCT Article 33(2) and (3).

International application No. PCT/EP 00/03664

S	n r	'n	ر م ا	m	e n	ta	R٨	١v
v	uL	יעי			511	ιa	v	"

(To be used when the space in any of the preceding boxes is not sufficient)

Continuation of: VI

\*Document WO-A-99/39381 is not prior art pursuant to PCT Rule 64.1. Its content corresponds largely to that of D2, such that it does not appear to anticipate the subject matter of Claims 1 to 25.

International application No. PCT/EP 00/03664

#### VIII. Certain observations on the international application

The following observations on the clarity of the claims, description, and drawings or on the question whether the claims are fully supported by the description, are made:

The additional feature of Claim 19 is too vague in order to express clearly the intended scope of protection of the claim (PCT Article 6). Each minimal thermal load of the wafer is always self-evident to a person skilled in the art.

5 T

# VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS REC'D 17 AUS 2001

**PCT** 

WIPO POY

# INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

(Artikel 36 und Regel 70 PCT)

		·		<u>′</u>
Aktenzeichen des / Az. 2391	Anmelders oder Anwalts	WEITERES VORGE		ung über die Übersendung des internationalen Prüfungsberichts (Formblatt PCT/IPEA/416)
Internationales Akto	enzeichen	Internationales Anmelded	atum(Tag/Monat/Jahr)	Prioritätsdatum (Tag/Monat/Tag)
PCT/EP00/036	64	22/04/2000		03/05/1999
		nationale Klassifikation und	IPK	
Anmelder STEAG RTP S	YSTEMS GMBH et a	I.		
		fungsbericht wurde von delder gemäß Artikel 36 ü		nalen vorläufigen Prüfung beauftragten
2. Dieser BERI	CHT umfaßt insgesam	t 💰 Blätter einschließlich	dieses Deckblatts.	
und/ode Behörde	r Zeichnungen, die geä	indert wurden und dieser chtigungen (siehe Regel	n Bericht zugrunde	tter mit Beschreibungen, Ansprüchen liegen, und/oder Blätter mit vor dieser t 607 der Verwaltungsrichtlinien zum PCT).
Diese Alliag				
3. Dieser Beric	ht enthält Angaben zu	folgenden Punkten:	t	
ı 🗵	Grundlage des Berichts	6		
H 🗆	Priorität			
III 🗆	Keine Erstellung eines	Gutachtens über Neuhei	t, erfinderische Tätig	gkeit und gewerbliche Anwendbarkeit
IV 🗆	Mangelnde Einheitlichk	eit der Erfindung		
v 🛭	Begründete Feststellur gewerblichen Anwendt	ig nach Artikel 35(2) hins parkeit; Unterlagen und E	ichtlich der Neuheit, rklärungen zur Stüt:	der erfinderischen Tätigkeit und der zung dieser Feststellung
VI ⊠	Bestimmte angeführte	Unterlagen		
VII 🗆	Bestimmte Mängel der	internationalen Anmeldu	ng	
VIII ⊠	Bestimmte Bemerkung	en zur internationalen Ar	nmeldung	
Datum der Einreich	nung des Antrags		Datum der Fertigstellu	ng dieses Berichts
30/11/2000			14.08.2001	
Prüfung beauftragt		onalen vorläufigen	Bevollmächtigter Bedi	ensteter and the second
D-802 Tel. +	läisches Patentamt 198 München 49 89 2399 - 0 Tx: 52365 149 89 2399 - 4465	6 epmu d	Krause, J \ Tel. Nr. +49 89 2399 2	2829

# INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

Internationales Aktenzeichen PCT/EP00/03664

1.	Aufi eing	orderung nach Arti	ndteile der internationalen Anm ikel 14 hin vorgelegt wurden, ge hm nicht beigefügt, weil sie kein n:	lten im Rahm	en dieses Berichts als	"ursprünglich
	1,3-	5,7-11	ursprüngliche Fassung			
	2,28	1,6	eingegangen am	06/07/2001	mit Schreiben vom	05/07/2001
	Pate	entansprüche, Nr.	:			
	1-25	5	eingegangen am	02/08/2001	mit Schreiben vom	01/08/2001
	Zeio	chnungen, Blätter	:			
	1/5-	5/5	ursprüngliche Fassung			
2.	die i	internationale Anm	he: Alle vorstehend genannten l eldung eingereicht worden ist, z chts anderes angegeben ist.	Bestandteile s ur Verfügung	standen der Behörde i oder wurden in diese	n der Sprache, in der r eingereicht, sofern
		Bestandteile stand pereicht; dabei hand	en der Behörde in der Sprache: delt es sich um	zur Verfügu	ng bzw. wurden in die	eser Sprache
		die Sprache der Ü Regel 23.1(b)).	bersetzung, die für die Zwecke	der internatio	nalen Recherche eing	ereicht worden ist (nac
		die Veröffentlichu	ngssprache der internationalen .	Anmeldung (n	ach Regel 48.3(b)).	
			lbersetzung, die für die Zwecke i.2 und/oder 55.3).	der internatio	nalen vorläufigen Prül	fung eingereicht worder
3.			internationalen Anmeldung offer je Prüfung auf der Grundlage de			
		in der internationa	len Anmeldung in schriftlicher F	orm enthalter	ı ist.	
			r internationalen Anmeldung in			worden ist.
			achträglich in schriftlicher Form			•
			achträglich in computerlesbarer			
		Die Erklärung, dal	B das nachträglich eingereichte alt der internationalen Anmeldur	schriftliche Se	equenzprotokoll nicht	über den , wurde vorgelegt.
		Die Erklärung, dal	3 die in computerlesbarer Form entsprechen, wurde vorgelegt.			

# INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

Internationales Aktenzeichen PCT/EP00/03664

4.	Aufg	grund der Änderunger	n sind folgende	U	nterlagen fort	gefallen:					
		Beschreibung, Ansprüche, Zeichnungen,	Seiten: Nr.: Blatt:								
5.		Dieser Bericht ist ohr angegebenen Gründ eingereichten Fassu	en nach Auffas ng hinausgehe	n (	ing der Behör Regel 70.2(c)	de über ).	den Offen	barungsg	ehalt in (	der urspr	rünglich
		(Auf Ersatzblätter, di beizufügen).	e solche Andel	run	gen enthalter	i, ist unte	er Punkt 1	hinzuweis	sen;sie s	sind dies	em Bericht
6.	Etw	aige zusätzliche Bem	erkungen:								
V.	Beg gew	gründete Feststellun verblichen Anwendb	g nach Artikel arkeit; Unterla	35 1 <b>9</b> 6	5(2) hinsichtl en und Erklär	ich der l ungen z	Neuheit, d zur Stützu	ler erfind ng diese	erische r Festst	n Tätigk ellung	eit und der
1.	Fes	tstellung									
	Neu	iheit (N)	Ja: Ne		Ansprüche Ansprüche	1 - 25					
	Erfi	nderische Tätigkeit (E	•		Ansprüche Ansprüche	1 - 25					
	Gev	verbliche Anwendbark			Ansprüche Ansprüche	1 - 25					
2.	Unt	erlagen und Erklärung	gen								

# siehe Beiblatt

# VI. Bestimmte angeführte Unterlagen

1. Bestimmte veröffentlichte Unterlagen (Regel 70.10)

und / oder

2. Nicht-schriftliche Offenbarungen (Regel 70.9)

## siehe Beiblatt

# VIII. Bestimmte Bemerkungen zur internationalen Anmeldung

Zur Klarheit der Patentansprüche, der Beschreibung und der Zeichnungen oder zu der Frage, ob die Ansprüche in vollem Umfang durch die Beschreibung gestützt werden, ist folgendes zu bemerken: siehe Beiblatt

#### Zu Punkt V:

# I. Ansprüche 1 und 2:

- 1. Der Konferenzbericht von D.F. Downey et al.: "Rapid thermal process requirements for the annealing of ultra-shallow junctions" (= D1), der in Materials Research Society Symposium Proceedings, Band 470, S. 299 bis 311 (1. April 1997), XP002101565, erschienen ist, scheint den nächstkommenden Stand der Technik zu beschreiben. In diesem Dokument wird der Einfluss verschiedener Prozessgasatmosphären während RTP auf die Verteilung von B- und BF<sub>2</sub>-Verunreinigungen in Siliziumwafern untersucht (s. S. 300, 3. Absatz, bis S. 305, 2. Absatz, insbesondere Tabelle 1). Der Folgerung in der vorliegenden Anmeldung nach müssten auch unter diesen Bedingungen Defekte in der Gitterstruktur des Halbleitermaterials erzeugt und durch die Prozessgasatmosphäre beeinflusst.
- 2. Das Dokument D1 beschreibt also ein Verfahren zum Erzeugen von Defekten in einer Gitterstruktur eines Halbleitermaterials während dessen thermischer Behandlung, bei dem die Defekt- bzw. Fehlstellenkonzentration oder -verteilung in Abhängigkeit von einer Prozessgasatmosphäre gesteuert wird.
- 3. Der Konferenzbericht von D. F. Downey et al.: "The effects of small concentrations of oxygen in RTP annealing of low energy Boron, BF2 and Arsenic ion implants" (= D2), der in Materials Research Society Symposium Proceedings Rapid Thermal and Integrated Processing, Bd. 525 (1998), Seiten 263-271, XP000974859, erschienen ist, befasst sich mit dem Einfluss des Sauerstoffgehalts einer Stickstoffatmosphäre auf die Fremdatomerteilung in einem Siliziumwafer (s. S. 263, Zusammenfassung und zweiter Absatz, bis S. 270, 2. Absatz, und insbesondere Tabelle 1).
- 4. Im Dokument D1 werden auch bei einigen Wafern Siliziumoxidschichten aufgebracht, während im Dokument D2 Siliziumoxidschichten sich während des RTP-Prozesses bilden. Damit ist eine Si<sub>x</sub>O<sub>y</sub>N<sub>z</sub> Oxynitridschicht für z=0 bekannt, da im Anspruch 1 z=0 nicht ausgeschlossen ist.

- Der Gegenstand des Anspruchs 1 unterscheidet sich vom Inhalt der Dokumente D1 5. und D2 dadurch, dass die Dicke der Oxynitridschicht höchstens 2 nm beträgt. Die Dicke der Siliziumoxidschicht in D1 ist mit 8 nm wesentlich größer, in D2 ist sie nicht erwähnt. Für den Fachmann ist nicht ohne weiteres ersichtlich, dass die Schicht gemäß Anspruch 1 genügt, um das Ausdiffundieren der Fremdatome zu verhindern.
- Demzufolge sind nicht alle Merkmale des Anspruchs 1 aus dem Dokument D1 oder 6. D2 bekannt oder nahegelegt, so dass der Anspruch 1 die Erfordernisse des Artikels 33(2) und (3) PCT zu erfüllen scheint.
- Im Dokument D1 ist beschrieben, dass eine natürliche Oxidschicht vor der 7. thermischen Behandlung entfernt wird. Der Anspruch 2 unterscheidet sich vom Inhalt des Dokuments D1 aber weiterhin durch das Aufbringen einer Si₃N₄-Schicht mit einer Dicke von höchstens 4 nm.
- Eine Si<sub>3</sub>N<sub>4</sub>-Schicht ist weder in dem Dokument D1 noch in dem Dokument D2 8. erwähnt, sondern nur Siliziumoxidschichten, deren Dicke in D1 überdies erheblich größer ist. Der Fachmann könnte nicht aus dem vorliegenden Stand der Technik entnehmen, dass die nach Entfernen der natürlichen Oxidschicht gebildete Nitridschicht ausreicht, um die Ausdiffusion der Fremdatome zu verhindern.
- Demzufolge scheint auch der Anspruch 2 die Erfordernisse des Artikels 33(2) und (3) 9. PCT zu erfüllen.

## II. Ansprüche 3 bis 25:

Die Ansprüche 3 bis 25 hängen von einem der beiden unabhängigen Ansprüche 1 1. und 2 ab, d.h. sie enthalten alle Merkmale eines dieser Ansprüche. Da jeder der Ansprüche 1 und 2 für sich die Erfordernisse des Artikels 33(2) und (3) PCT zu erfüllen scheint, sind auch die Ansprüche 3 bis 25 anscheinend im Einklang mit den Erfordernissen des Artikels 33(2) und (3) PCT.

#### Zu Punkt VI:

Bestimmte veröffentlichte Unterlagen (Regel 70.10)

Anmelde Nr. Patent Nr.

Veröffentlichungsdatum (Tag/Monat/Jahr)

Anmeldedatum (Tag/Monat/Jahr)

Prioritätsdatum (zu Recht beansprucht) (Tag/Monat/Jahr)

WO-A-99/39381

5. August 1999

21. Januar 1999

29. Januar 1998\*

\*Das Dokument WO-A-99/39381 stellt keinen Stand der Technik im Sinne der Regel 64.1 PCT dar. Sein Inhalt entspricht weitgehend dem des Dokuments D2, so dass es die Gegenstände der Ansprüche 1 bis 25 nicht vorwegzunehmen scheint.

## Zu Punkt VIII:

Das zusätzliche Merkmal des Anspruchs 19 ist zu vage, um den angestrebten Schutzumfang des Anspruchs deutlich werden zu lassen (Artikel 6 PCT). Die jeweils minimale thermische Belastung des Wafers ist für den Fachmann immer eine Selbstverständlichkeit.

25

# Patentansprüche

- 5 1. Verfahren zum Erzeugen von Defekten in einer Gitterstruktur eines Halbleitermaterials während dessen thermischer Behandlung, bei dem die Defektbzw. Fehlstellenkonzentration und/oder –verteilung in Abhängigkeit von einer Prozeßgasatmosphäre gesteuert wird und eine Si<sub>x</sub>O<sub>y</sub>N<sub>z</sub> Oxy-Nitrid-Schicht mit einer Dicke bis 2 nm (20 Angström) auf der Oberfläche des Halbleiters erzeugt wird.
- Verfahren zum Erzeugen von Defekten in einer Gitterstruktur eines Halbleitermaterials während dessen thermischer Behandlung, bei dem die Defektbzw. Fehlstellenkonzentration und/oder –verteilung in Abhängigkeit von einer Prozeßgasatmosphäre gesteuert wird, wobei vor der thermischen Behandlung eine natürliche SiO<sub>2</sub>-Schicht von der Halbleiteroberfläche entfernt wird und eine Si<sub>3</sub>N<sub>4</sub>-Schicht auf dem Halbleiterwafer mit einer Dicke bis 4 nm (40 Angström) erzeugt wird.
- 20 3. Verfahren nach Anspruch 1 oder 2, dadurch gekennzeichnet, daß die Defekte Gitterfehlstellen (Leerstellen) sind.
  - Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß die Defekte Halbleitersubstratatome auf Zwischengitterplätzen (Eigenzwischengitteratome) sind.
    - 5. Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß die Zusammensetzung des Prozeßgases gesteuert wird.
- Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß die Konzentration des Prozeßgases oder der Prozeßgaskomponenten gesteuert wird.

5

15

25

- 7. Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß der Partialdruck des Prozeßgases gesteuert wird.
- 8. Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß das Prozeßgas ein Stickstoff enthaltendes Gas aufweist.
  - 9. Verfahren nach Anspruch 8, dadurch gekennzeichnet, daß das Prozeßgas NH<sub>3</sub> aufweist.
- 10 10. Verfahren nach Anspruch 8 oder 9, dadurch gekennzeichnet, daß das Prozeßgas N<sub>2</sub> aufweist.
  - 11. Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß das Prozeßgas keinen Sauerstoff enthält.
  - 12. Verfahren nach einem der Ansprüche 1 bis 10, dadurch gekennzeichnet, daß das Prozeßgas eine Sauerstoff enthaltende Komponente aufweist.
- 13. Verfahren nach Anspruch 12, dadurch gekennzeichnet, daß die Sauerstoff enthaltende Komponente N<sub>2</sub>O, NO und/oder H<sub>2</sub>O aufweist.
  - 14. Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß der zeitliche Temperaturverlauf der thermischen Behandlung gesteuert wird.
  - 15. Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß die Prozeßgasatmosphäre Argon enthält.
- 16. Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß vor der thermischen Behandlung eine natürliche SiO<sub>2</sub>-Schicht
  von der Halbleiteroberfläche entfernt wird.
  - 17. Verfahren nach Anspruch 9, dadurch gekennzeichnet, daß die NH<sub>3</sub>-Konzentration 0 bis 10000 ppm beträgt.

20

- 18. Verfahren nach Anspruch 17, dadurch gekennzeichnet, daß die NH<sub>3</sub>-Konzentration 2500 bis 5000 ppm beträgt.
- 5 19. Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß die thermische Belastung des Halbleiterwafers auf ein Minimum reduziert wird.
- 20. Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß über die Verteilung der Defekte eine Verteilung von Fremdatomen innerhalb des Halbleitermaterials gesteuert wird.
- 21. Verfahren nach Anspruch 20 dadurch gekennzeichnet, daß die Fremdatome wenigstens ein Element der folgenden Gruppe Bor, Phosphor, As, Sb und In aufweisen.
  - 22. Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß das Verfahren an einem fremd dotierten Halbleiter durchgeführt wird.
  - 23. Verfahren nach einem der Ansprüche 1 bis 20, dadurch gekennzeichnet, daß das Verfahren an einem zu dotierenden Halbleiter durchgeführt wird.
- 24. Verfahren nach Anspruch 23, dadurch gekennzeichnet, daß der Halbleiter dotiert wird.
- 25. Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß der Halbleiter mittels Gasphasendotierung, Implanation und/oder Diffusion durch Ausdiffusion aus einer den Halbleiter kontaktierenden Schicht in den Halbleiter dotiert wird.

·5

10

15

20

Beschädigung des Halbleiters durch die thermische Behandlung in sich. Darüber hinaus ist der Energieaufwand für die thermische Behandlung sehr hoch.

Ferner ist aus dem Konferenzbericht von D. F. Downey et al.: "Rapid thermal process requirements for the annealing of ultra-shallow junctions", der in Materials Research Society Symposium Proceedings, Band 470, S. 299 bis 311 (1 April 1997) XP002101565 erschienen ist, ein Verfahren zum thermischen Behandeln von Halbleitermaterialien zu entnehmen, bei denen eine eingesetzte Prozeßgasatmosphäre einen Einfluß auf das Diffusionsverhalten von Fremdatomen zeigt. Insbesondere wird die Injektion von Leerstellen oder Zwischengitteratomen durch das Annealen in NH<sub>3</sub> oder O<sub>2</sub> erwähnt, die das Diffusionsverhalten von Bor beeinflußt.

Ausgehend von diesem oben beschriebenen Stand der Technik liegt der vorliegenden Erfindung die Aufgabe zugrunde, ein neues Verfahren vorzugeben, welches auf einfache und kostengünstige Weise eine genaue Steuerung von Gitterdefekten in einem Halbleitermaterial ermöglicht.

Erfindungsgemäß wird diese Aufgabe gelöst durch ein Verfahren zum Erzeugen von Defekten in einer Gitterstruktur eines Halbleitermaterials während dessen thermischer Behandlung, bei dem die Defektkonzentration und/oder -verteilung in Abhängigkeit von einer Prozeßgasatmosphäre tiesteuert wird. Das obige Verfahren ermöglicht eine Steuerung der Defektkonzentration und/oder -verteilung in einer Gitterstruktur eines Halbleitermaterials während dessen thermischer Behandlung, bei im wesentlichen konstantem thermischen Budget (Integral der Temperatur-Zeit-Kurve). Somit kann bei möglichst minimaler thermischer Belastung die Defektkonzentration und/oder -verteilung in Abhängigkeit von der Prozeßgasatmosphäre gesteuert werden. Die Defektkonzentration und/oder -verteilung beeinflußt wiederum die Konzentration sowie das Diffusionsverhalten von Fremdatomen innerhalb des Halbleitermaterials.

30

25

Gemäß einer bevorzugten Ausführungsform der Erfindung sind die erzeugten Defekte Gitterfehlstellen (Leerstellen). Durch die Erzeugung von Gitterfehlstellen können Fremdatome unabhängig von dem oben genannten Kick-Out-Mechanismus auf Gitterplätze gelangen. Dies ist insbesondere bei größeren Fremdatomen wie Arsen

oder Antimon vorteilhaft, welche im wesentlichen nur durch Auffüllen von Gitterfehlstellen (Leerstellen) auf Gitterplätze des Halbleiters gelangen.

Bei einer weiteren Ausführungsform der Erfindung sind die Defekte Halbleiteratome auf Zwischengitterplätzen, welche wiederum einen anderen Mechanismus fördern, mittels dem die Fremdatome auf Gitterplätze getangen.

Vorteilhafterweise werden die Defekte im Bereich der Halbleiteroberfläche mit einer Tiefe von 0 bis ca. 1000 Angström erzeugt. Die Defekte liegen somit auch im

10

Figur 5 die Konzentration von Arsenatomen in einem Siliziumhalbleiterwafer in Abhängigkeit von der Eindringtiefe von der Substratoberfläche für verschiedene Prozeßgaszusammensetzungen, bei gleichen Temperatur-Zeit-Führungen.

5

Figur 1 zeigt die Dicke einer Oxy-Nitrid-Schicht als Funktion der NH<sub>3</sub>-Konzentration in einer Argonatmosphäre für eine mit einem natürlichen Oxid bedeckten Siliziumhalbleiterwafer, der einer thermischen Behandlung von z. B. 1000°C für 10 Sekunden unterzogen wird. Bei der 'der Figur 1 zugrundeliegenden thermischen Behandlung wurde Argon als inertes Trägergas für die NH<sub>3</sub>-KOmponente eingesetzt. Die thermische Behandlung umfaßt das Aufheizen des Halbleiterwafers auf z.B. 1100° C für 10 Sekunden. Die Oxy-Nitrid-Schicht wird dabei während der thermischen Behandlung aufgebaut. Eine Nitridschicht wird bei kleineren oder auch größeren Temperaturen gebildet, und auch die Prozeßzeit ist nicht festgelegt.

15

20

10

Wie Figur 1 zu entnehmen ist, ist die Si<sub>x</sub>O<sub>y</sub>N<sub>z</sub> Schicht nach der thermischen Behandlung bei sehr kleinen NH<sub>3</sub>-Konzentrationen (im Bereich von 0 bis 1ppm) oder unter Vakuumverhältnissen (z.B. 10 <sup>-6</sup> torr (133 x 10<sup>-6</sup> Pa)) kleiner als die ursprüngliche, natürliche Oxidschicht-Dicke, die wie aus Figur 1 ersichtlich ist, etwa 13 Angström beträgt. Dies ist darauf zurückzuführen, daß bei diesen NH<sub>3</sub>-Konzentrationen, abhängig von der Temperatur und möglichen Gasverunreinigungen (z. B. O<sub>2</sub>), ein "Ātzen" des Si-Wafers stattfindet. Dies muß aber nicht notwendigerweise auftreten.

25

Bei zunehmender NH<sub>3</sub>-Konzentration (aber gleichbleibender thermischer Behandlung) wächst die Si<sub>x</sub>O<sub>y</sub>N<sub>z</sub>-Schicht an und erreicht im reinem NH<sub>3</sub> bei mit ca. 20 Angström ein Maximum. Dabei ist zu beachten, daß die maximale Schichtdicke wesentlich von der Prozeßführung, d.h. von dem Temperatur-Zeit-Verlauf des Prozesses abhängt.

30

Für thermische Behandlungen mit Temperaturen unter ca. 1000° C läßt sich anstelle von Argon N<sub>2</sub> als Inertgas verwendet, da aufgrund der hohen Bindungsenergie von N<sub>2</sub> unterhalb von 1000°C keine oder nur eine geringe Nitridierung auftritt. Bei Temperaturen oberhalb von 1000°C kann auch N<sub>2</sub> als

#### (12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum Internationales Büro





(43) Internationales Veröffentlichungsdatum 9. November 2000 (09.11.2000)

**PCT** 

(10) Internationale Veröffentlichungsnummer **WO** 00/67299 A3

(51) Internationale Patentklassifikation7:

[DE/DE]; Zwischen den Wiesen 17, D-89160 Dornstadt

H01L 21/265

(21) Internationales Aktenzeichen:

PCT/EP00/03664

(22) Internationales Anmeldedatum:

22. April 2000 (22.04.2000)

(25) Einreichungssprache:

Deutsch

(26) Veröffentlichungssprache:

Deutsch

(30) Angaben zur Priorität:

199 27 962.4

3. Mai 1999 (03.05.1999) DE

199 20 322.9

18. Juni 1999 (18.06.1999) DE

- (71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): STEAG RTP SYSTEMS GMBH [DE/DE]; Daimlerstrasse 10, D-89160 Dornstadt (DE).
- (72) Erfinder; und
- (75) Erfinder/Anmelder (nur für US): LERCH, Wilfried

(DE). ROTERS, Georg [DE/DE]; Weseler Strasse 37, D-48249 Dülmen (DE). MARCUS, Steven, D. [US/US]; 1142 East Vinedo Lane, Tempe, AZ 85284 (US).

- (81) Bestimmungsstaaten (national): JP, KR, SG, US.
- (84) Bestimmungsstaaten (regional): europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

#### Veröffentlicht:

- Mit internationalem Recherchenbericht.
- (88) Veröffentlichungsdatum des internationalen Recherchenberichts: 29. März 2001

Zur Erklärung der Zweibuchstaben-Codes, und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(54) Title: METHOD FOR GENERATING DEFECTS IN A GRID SUPPORT OF A SEMICONDUCTOR MATERIAL

(54) Bezeichnung: VERFAHREN ZUM ERZEUGEN VON DEFEKTEN IN EINER GITTERSTRUKTUR EINES HALBLEI-**TERMATERIALS** 

(57) Abstract: In order to precisely control grid defects in a semiconductor material in a simple and cost-effective manner, the invention provides a method for generating defects in a grid support of a semiconductor material, during the thermal treatment of said material. The concentration and/or distribution of defects or blank sections is controlled in conjunction with a process gas atmosphere.

(57) Zusammenfassung: Um auf einfache und kostengünstige Weise eine genaue Steuerung von Gitterdefekten in einem Halbleitermaterial zu ermöglichen, ist ein Verfahren zum Erzeugen von Defekten in einer Gitterstruktur eines Halbleitermaterials während dessen thermischer Behandlung vorgesehen, bei dem die Defekt-bzw. Fehlstellenkonzentration und/oder-verteilung in Abhängigkeit von einer Prozeßgasatmosphäre gesteuert wird.





# **PCT**

# INTERNATIONALER RECHERCHENBERICHT

(Artikel 18 sowie Regeln 43 und 44 PCT)

Aktenzeichen des Anmelders oder Anwalts Az. 2391	WEITERES VORGEHEN	siehe Mitteilung über o Recherchenberichts (F zutreffend, nachstehe	die Übermittlung des internationalen Formblatt PCT/ISA/220) sowie, soweit oder Punkt 5
Internationales Aktenzeichen	Internationales Anme	·	(Frühestes) Prioritätsdatum (Tag/Monat/Jahr)
	(Tag/Monat/Jahr)		l`
PCT/EP 00/03664	22/04/2	2000	03/05/1999
Anmelder STEAG RTP SYSTEMS GMBH et	al.		
Dieser internationale Recherchenbericht wur Artikel 18 übermittelt. Eine Kopie wird dem I	nternationalen Büro über	mittelt.	erstellt und wird dem Anmelder gemäß
Dieser internationale Recherchenbericht um  Darüber hinaus liegt ihm je		Blätter. liesem Bericht genannter	n Unterlagen zum Stand der Technik bei.
Grundlage des Berichts			
Ainsichtlich der <b>Sprache</b> ist die int durchgeführt worden, in der sie ein			ernationalen Anmeldung in der Sprache anderes angegeben ist.
Die internationale Recherc Anmeldung (Regel 23.1 b)	he ist auf der Grundlage ) durchgeführt worden.	einer bei der Behörde ei	ngereichten Übersetzung der internationalen
b. Hinsichtlich der in der international Recherche auf der Grundlage des in der internationalen Anm	Sequenzprotokolls durch	ngeführt worden, das	Aminosäuresequenz ist die internationale
zusammen mit der internat	tionalen Anmeldung in co	omputerlesbarer Form eir	ngereicht worden ist.
bei der Behörde nachträgli	ch in schriftlicher Form e	ingereicht worden ist.	
bei der Behörde nachträgli	ch in computerlesbarer F	Form eingereicht worden	ist.
Die Erklärung, daß das na internationalen Anmeldung			oll nicht über den Offenbarungsgehalt der gt.
Die Erklärung, daß die in c wurde vorgelegt.	omputerlesbarer Form e	rfaßten Informationen de	m schriftlichen Sequenzprotokoll entsprechen,
2. Bestimmte Ansprüche ha	aben sich als nicht rech	n <b>erchierbar erwiesen</b> (si	ehe Feld I).
3. MangeInde Einheitlichke		•	
Hinsichtlich der Bezeichnung der Erfi	ndung		
wird der vom Anmelder eir	gereichte Wortlaut gene	hmigt.	
wurde der Wortlaut von de	r Behörde wie folgt festg	esetzt:	
Hinsichtlich der Zusammenfassung			
	Regel 38.2b) in der in Fel de innerhalb eines Monal	d III angegebenen Fassu	ng von der Behörde festgesetzt. Der Absendung dieses internationalen
6. Folgende Abbildung der <b>Zeichnungen</b>	ist mit der Zusammenfa	ssung zu veröffentlichen:	: Abb. Nr
wie vom Anmelder vorgese	chlagen		keine der Abb.
X weil der Anmelder selbst k	eine Abbildung vorgesch	lagen hat.	
weil diese Abbildung die E	rfindung besser kennzeid	chnet.	

a. Klassifizierung des anmeldungsgegenstandes IPK 7 H01L21/265

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

#### B. RECHERCHIERTE GEBIETE

Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu

Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

EPO-Internal, INSPEC, IBM-TDB

Kategorie°	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
X	DOWNEY D F ET AL: "Rapid thermal process requirements for the annealing of ultra-shallow junctions" MATERIALS RESEARCH SOCIETY SYMPOSIUM PROCEEDINGS, 1. April 1997 (1997-04-01), XP002101565 das ganze Dokument	1-17, 21-27
X	WO 99 01895 A (STEAG AST ELEKTRONIK GMBH) 14. Januar 1999 (1999-01-14) Seite 5, Zeile 23 -Seite 7, Zeile 24 Seite 8, Zeile 9 -Seite 10, Zeile 25	1-21

<ul> <li>Besondere Kategorien von angegebenen Veröffentlichungen :</li> <li>'A' Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist</li> <li>'E' älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist</li> <li>'L' Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werder soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)</li> <li>'O' Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht</li> <li>'P' Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist</li> </ul>	<ul> <li>'T' Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioriätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist</li> <li>'X' Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden</li> <li>'Y' Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist</li> <li>'&amp;' Veröffentlichung, die Mitglied derselben Patentfamilie ist</li> </ul>
Datum des Abschlusses der internationalen Recherche  18. Dezember 2000	Absendedatum des internationalen Recherchenberichts 27/12/2000
Name und Postanschrift der Internationalen Recherchenbehörde Europäisches Patentamt, P.B. 5818 Patentlaan 2 NL – 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016	Bevollmächtigter Bediensteter  Nesso, S

entnehmen

Siehe Anhang Patentfamilie



Internationales Aktenzeichen PCT/EP 00/03664

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
X	LERCH, W. ET AL.: "Simulation of rapid thermal annealed Boron Ultra-shallow junctions in inert and oxidizing ambient" MATERIALS RESEARCH SOCIETY - SYMPOSIUM PROCEEDINGS - RAPID THERMAL AND INTEGRATED PROCESSING VII, 1998, Seiten 237-255, XP000669354 in der Anmeldung erwähnt	1-7, 9-11,13, 17,21-27
X	Seite 237 -Seite 239 Seite 243, Zeile 6 -Seite 251  DOWNEY, D. F. ET AL.: "The effects of small concentrations of oxygen in RTP annealing of low energy Boron, BF2 and Arsenic ion implants"  MATERIALS RESEARCH SOCIETY - SYMPOSIUM PROCEEDINGS - RAPID THERMAL AND INTEGRATED PROCESSING, 1998, Seiten 263-271, XP000974859	1-7, 9-11,13, 17,21-27
Ρ,Χ	in der Anmeldung erwähnt das ganze Dokument WO 99 39381 A (VARIAN ASSOCIATES) 5. August 1999 (1999-08-05)  das ganze Dokument	1-7, 9-11, 13-16, 21-27



\_\_\_\_

Angaben zu Veröffentlichungen, die zur selben Patentfamilie gehören

Intern: ales Aktenzeichen PCT/EP 00/03664

Im Recherchenbericht angeführtes Patentdokument		Datum der Veröffentlichung	Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
WO 9901895	A	14-01-1999	US 6100149 A EP 1018148 A JP 2000513508 T	08-08-2000 12-07-2000 10-10-2000
WO 9939381	Α	05-08-1999	US 6087247 A EP 1051742 A	11-07-2000 15-11-2000